

**Lehr-/Lernprozessplan Berufsfachschule
Elektrotechnik Elektronik**



Aktenzeichen

Klasse: BFE A11 **Schuljahr:** 2011/2011 **Datum:** 30.08.2011

Lernfeld 6

Lehrkraft: Brenneke

Woche	Lernsituation	Zeit	Σ LS/h	Bemerkungen
KW5	Zeugnisferien			
KW6	LS 2.5 Zweiflankengesteuerte Flipflops Master-Slave-Flipflop, Schaltzeichen Signalverlauf Einsatz als T-Flipflop	2		
KW7	LS 2.6 Monostabile Kippstufe Funktionsbeschreibung anhand einer Schaltung Ein- und Ausschaltverzögerung, Prinzipschaltbilder	2		
KW8	LS 2.7 Astabile Kippstufe Funktionsbeschreibung anhand einer Schaltung Skizze, Spannungsverläufe am Multivibrator	2		
KW9	LS 2.8 Teilerschaltungen mit JK-Master-Slave-Flipflop Gradzahlige Teiler (Zwei Eingangs- ein Ausgangsimpuls) Ungradzahlige Teiler ,Frequenzteiler	2		
KW10	LS 2.9 Zählerschaltungen, Asynchronzähler Grundschtaltung mit Impulsdiagramm	2		
KW11	LS 2.10 BCD-Zähler Darstellung der Dezimalzahlen von 0 bis 9 durch das Impulsdiagramm	2		
KW12	LS 2.11 Schieberegister, Grundschtaltung Signalverlauf	2		
KW 13/14/15	Osterferien			
KW16	LS 2.12 Beim Asynchronzähler wirkt der Takt nur auf das erste Flipflop Synchronzähler Vorwärts-Rückwärts-Zähler	2		
KW17	LS 2.13 Wiederholung Vorbereitung auf die Klassenarbeit	2		
KW18	LS 2.10 Klassenarbeit	2		
KW19	LS 2.11 Rückgabe und Besprechung der Klassenarbeit	2		
KW 20	LS 2.12 Serien-Parallel-Umsetzer Beispiel: Serielle Eingabe und parallele Ausgabe	2		
KW 21	Pfingsten			
KW 22	LS 2.13 Signalumsetzung, Spannungsverläufe beim Schmitt-Trigger Funktionsanalyse	2		
KW 23	LS 2.14	2		

		Realisierung einer Multivibratorschaltung mit einem Schmitt-Trigger		
KW24		LS 2.15 Analog-Digital-Umsetzer nach dem Zählverfahren Umsetzer nach dem Sägezahnverfahren Funktionsanalyse anhand des Schaltplans	2	
KW 25		S 2.12 Analog-Digital-Umsetzer nach dem Integrationsverfahren Analyse der Schaltung	2	
KW 26		LS 2.16 Analog-Digital-Umsetzer nach dem Parallelverfahren Taktsignale, Speicher Codierer Komperatorzustände, Übertragungscharakteristik	2	
KW 27		LS 2.17 Test mit gegenseitiger Auswertung Besprechung der Noten	2	
KW 28		LS 2.18 Digital Analog Umsetzer mit Dualgestuften Widerständen	2	
KW 29		Reserve	2	
	Ende 2. Halbjahr			