

**Lehr-/Lernprozessplan Berufsfachschule
Elektrotechnik Elektronik**



Klasse: **BFE A10**

Schuljahr: **2011/2012**

Datum: **30.08.2011**

Lernfeld 9

Lehrkraft: **Brenneke**

Woche	Lernsituation	Zeit	Σ LS/h	Bemerkungen
KW5	LS.2.8 VDE Richtlinien in Bezug auf die Erstellung von Baugruppen Leiterbahnabstände, Berührungsschutz usw.	3		
KW6	LS.2.9 VDE Richtlinien	3		
KW7	LS 2.10 VDE Richtlinien in Bezug auf die Erstellung von Baugruppen	3		
KW8	LS 2.11 Anwendung der erarbeiteten Vorschriften auf die Projektarbeit	3		
KW9	LS 2.12 Integration der Projektarbeiten in den Unterricht	3		
KW10	LS. 2.13 Integration der Projektarbeiten in den Unterricht	3		
KW11	LS.2.14 Integration der Projektarbeiten in den Unterricht	3		
KW12	LS.1.8 Integration der Projektarbeiten in den Unterricht			
KW 13/14/15	Osterferien			
KW16	LS 2.12 Phasenanschnittsteuerung Schaltungsentwurf, Materialbedarf, Vorgehensweise	3		
KW17	LS. 2.13 Realisieren der Schaltung	3		
KW18	LS1.14 Funktionsprüfung Messverfahren auswählen, Vorgehensweise beschreiben Ergebnisse Dokumentieren	3		
KW19	LS 1.13 Fehleranalyse Systematische Vorgehensweise zur Eingrenzung der Fehlerquelle beschreiben und dokumentieren	3		
KW 20	LS 1.13 Darstellung des Phasenverlaufs mit Exel	3		
KW 21	LS 1.14 Klassenarbeit Messtechnische analyse einer Schaltung mit Protokoll und	3		

Energietechnische Anforderungen für Geräte und Schaltungen analysieren, planen und realisieren

	Auswertung		
KW 22	LS 1.15 Wiederholung Vorbereitung auf die Abschlußprüfung	3	
KW 23	LS 1.16 Wiederholung Vorbereitung auf die Abschlußprüfung	3	
KW 24	LS 1.17 Wiederholung Vorbereitung auf die Abschlußprüfung	3	
KW 25	LS 1.18 Wiederholung Vorbereitung auf die Abschlußprüfung	3	
KW 26	LS 1.18 Prüfungen	3	
KW 27	LS 1.18 Prüfungen	3	