

Lernfeld 10 bfe

KW	Lernsituation	LF10 gra	LFP10 hilar
33	Sensor-SMD/ NTFS	Produktionsprozess SMD	Arbeitsplatz einrichten
34		Layout SMD	Bauteilebestellung
35		Ausgabedaten für Fräse	Leiterplatte/ Testen
36		Test	Flachbaugruppe/ AVT/ Prüfen
37	Praktische Ausbildung	Vorbereitung	Baugruppe/ Kabelbaum/ Prüfen
38	Praktische Ausbildung		
39	Praktische Ausbildung		
40	Praktische Ausbildung		
41	Praktische Ausbildung		
Herbstf.			
Herbstf.			
44	Praktische Ausbildung	Beurteilung/ Evaluation PA	Bewertungen NTFS
45	Würfelprojekt	Design: Zweiseitige LP	Zweiseitige LP herstellen
46		Projektmanagement	Spannungsversorgung
47		Dokumentation	Fräsen/ Ätzen
48		Designregeln: Ics; Prüfverfahren; Powerplanes	Durchkontaktieren
49		Arbeitsumgebung: Computer	Gehäuse designen/ herstellen
50		Durchkontaktieren/ Vias	SMD-Löten
51		Test/ Evaluation/ Beurteilung	Test/ Evaluation/ Beurteilung
Weihn.			
Weihn.			
2	Füllstandswarner	Kommunikationsprozess mit LP Herstellen	Layout
3		Projektmanagement/Anforderungen	Bibliothek/ Bauteile
4		Bestellung/ Kostenkalkulation	Leiterplatte/ Testen
5	Zweite Halbjahr	Dokumentation	Baugruppe/ Kabelbaum/ Prüfen
6	Projekt	Lastenheft/ Pflichtenheft	Test/ Evaluation/ Beurteilung
7			
8			
9			Firmenbesuch: Flachbaugruppenhersteller
Ostern			

Tabelle1

Ostern

12

Firmenbesuch: Design LPs

13

14

15

16

Projektabgabe

17

Projektbewertung/ Evaluation

18 Prüfungsvorbereitung

Prüfungsvorbereitung

19

Bewertung

20 Prüfung

21 Prüfung

22 Prüfung

FED-Prüfung

23 Entlassung

24