

Tabelle1

Lf3 bfe		Methoden	LfP3 klei/hilr
KW	Lernsituation	Lf3 gra	
33	Durchgangsprüfer	Einschulung	
34		Die Welt des Elektronik Designs	
35		Technisches Zeichnen	
36		Technisches Zeichnen/ Softwaretool	
37		Test: Zeichnen	
38		Schaltplan anfertigen	
39		Layout anfertigen	
40		Designregeln	
41		Analyse Layout	
Herbstferien			
Herbstferien			
44		Test: Designregeln	
45		Leiterplattenproduktionsprozess	
46		Leiterplattenmaterial	
47		Belichten; Ätzen	
48		Bohren; Bestücken	
49		Test: Flachgruppenherstellung	
50		Bauteile erstellen; Schemetic;	
51		Footprint	
51		Bauteilebibliotheken	
Weihnachten			
Weihnachten			
2		Prüfstationen bei der Leiterplattenherstellung	
3		Bewertung Lf3	
4	Sensorspielplatz	Planung Baugruppenherstellung einseitig THT	
Hj_Zeugnis			
5		Schaltungsanalyse; Simulation; Testpunkte festlegen	

Tabelle1

6	Bibliothek erstellen	
7	Schaltplan anfertigen; ERC	
8	Layout anfertigen; DRC	
9	Bewertung/ Analyse Layout	
Ostern		
Ostern		
12 Firmenbesuch	Industrielle Herstellung von Leiterplatten; Multilayer Firmenbesuch:	
13	Leiterplattenherstellung	
14	Nachbereitung Firmenbesuch	
15	Test: Industrielle Herstellung von Leiterplatten	
16 Wassersensor	Planung Baugruppenherstellung einseitig THT/ SMD	
17	Schaltungsanalyse; Simulation; Testpunkte festlegen	
18	Bibliothek erstellen; Schaltplan anfertigen; (ERC); Layout anfertigen; (DRC)	
19	Bewertung/ Analyse Layout	
20	Planung Baugruppenherstellung einseitig SMD	
21	SMD-Technik/ Produktionsprozess	
22	Test: SMD-Technik / Bibliothek mit SMD-Bauteilen erstellen	
23	Layout anfertigen	
24	Produktion für die Produktion Ätzen und Fräsen vorbereiten	
25	Ausgabedaten	Reserve
26 Zeugnisse		